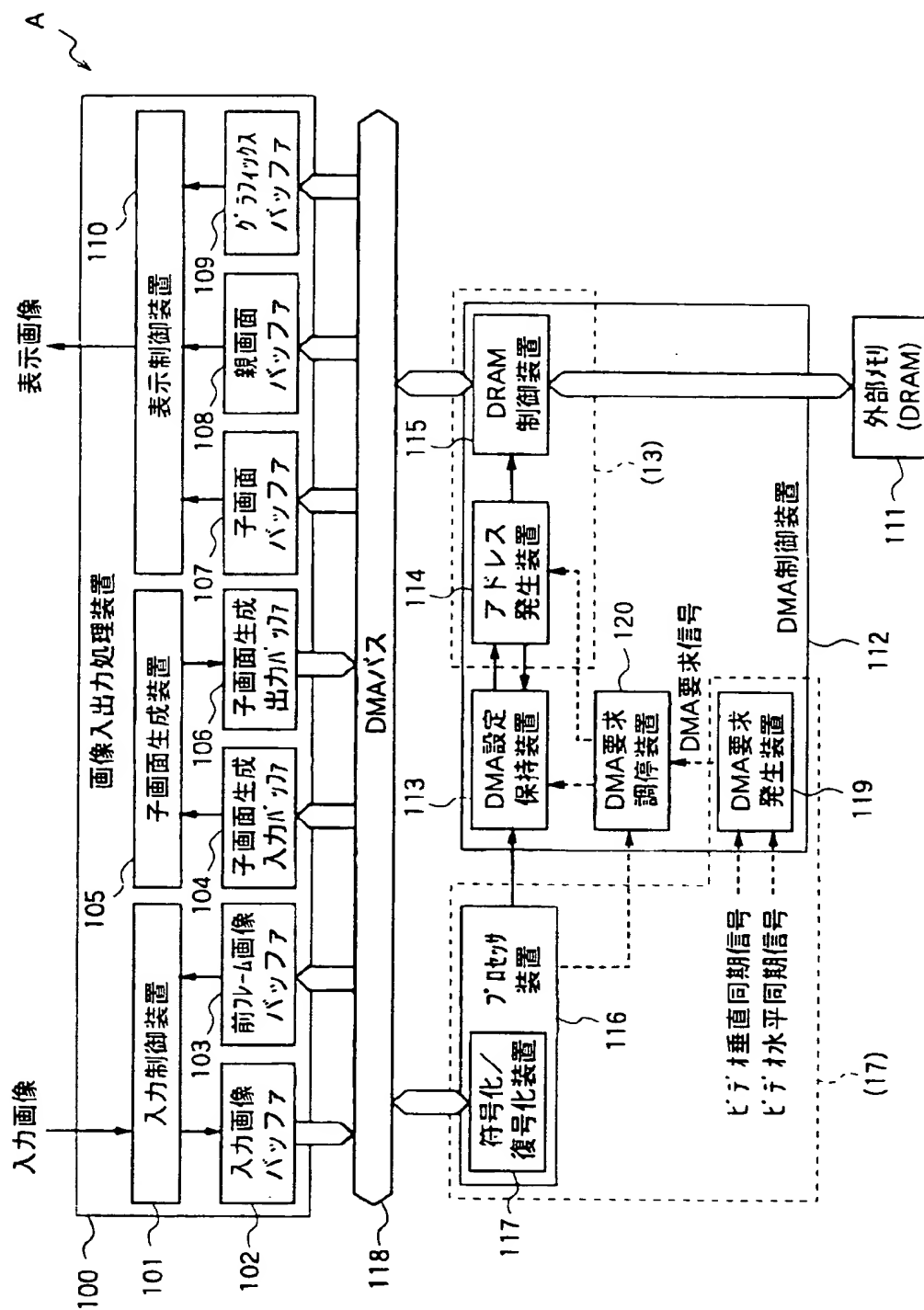


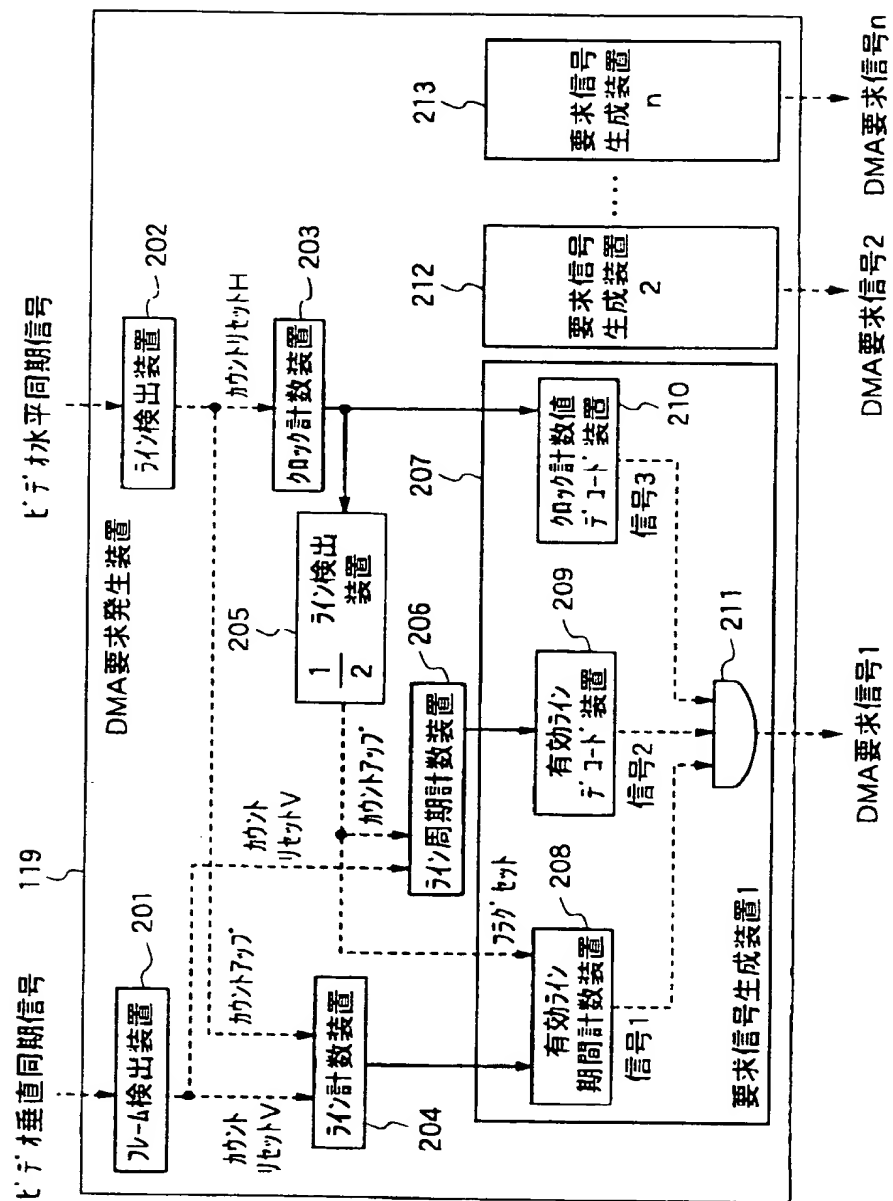


(51) 国際特許分類7 G06F 13/28, 13/362	A1	(11) 国際公開番号 WO00/31647 (43) 国際公開日 2000年6月2日(02.06.00)
(21) 国際出願番号 PCT/JP99/06590 (22) 国際出願日 1999年11月25日(25.11.99) (30) 優先権データ 特願平10/335442 1998年11月26日(26.11.98) JP 特願平10/338082 1998年11月27日(27.11.98) JP (71) 出願人 (米国を除くすべての指定国について) 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP] 〒571-8501 大阪府門真市大字門真1006番地 Osaka, (JP) (72) 発明者; および (75) 発明者/出願人 (米国についてのみ) 孝橋靖雄(KOHASHI, Yasuo)[JP/JP] 〒819-0052 福岡県福岡市西区下山門4-16-22-402 Fukuoka, (JP) 森岩俊博(MORIIWA, Toshihiro)[JP/JP] 〒814-0015 福岡県福岡市早良区室見3-1-1-303 Fukuoka, (JP) 東島勝義(TOJIMA, Masayoshi)[JP/JP] 〒814-0015 福岡県福岡市早良区室見3-1-1-106 Fukuoka, (JP) 九郎丸俊一(KUROMARU, Shunichi)[JP/JP] 〒814-0015 福岡県福岡市早良区室見3-1-1-401 Fukuoka, (JP)		大橋政宏(OHASHI, Masahiro)[JP/JP] 〒811-2413 福岡県糟屋郡篠栗町尾仲1100-1-407 Fukuoka, (JP) (74) 代理人 早瀬憲一(HAYASE, Kenichi) 〒564-0053 大阪府吹田市江の木町17番1号 江坂全日空ビル8階 早瀬特許事務所 Osaka, (JP) (81) 指定国 CN, IN, JP, US, 欧州特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE) 添付公開書類 国際調査報告書
(54)Title: IMAGE PROCESSING DEVICE (54)発明の名称 画像処理装置 <div data-bbox="394 1232 1266 1686"> <p>A ... LINE PERIOD</p> <p>B ... LINE DETECTOR OUTPUT SIGNAL</p> <p>C ... SCHEDULED DMA</p> <p>D ... DMA REQUEST FROM PROCESSOR</p> <p>E ... DMA WITH PROCESSOR</p> <p>F ... DMA BUS STATUS</p> <p>G ... INTERRUPTION</p> <p>H ... RESUME</p> </div>		
(57) Abstract As shown in Fig. 1, an image processing device comprises image I/O means (100); external memory (111); DMA control means (112) including DMA setting storage means (113), address generator means (114), DRAM control means (115), DMA request generator means (119) and DMA request arbiter means (120); a processor (116) including encoder/decoder means (117); and a DMA bus (118). In this image processing device, a group of DMA-scheduled data is first divided into bursts of data for transmission, and the DMA request generator means periodically issues a DMA request for the bursts of data. In the absence of such data to be transferred, DMA is carried out for data other than DMA scheduled. As a result, a concentration of DMA is prevented.		

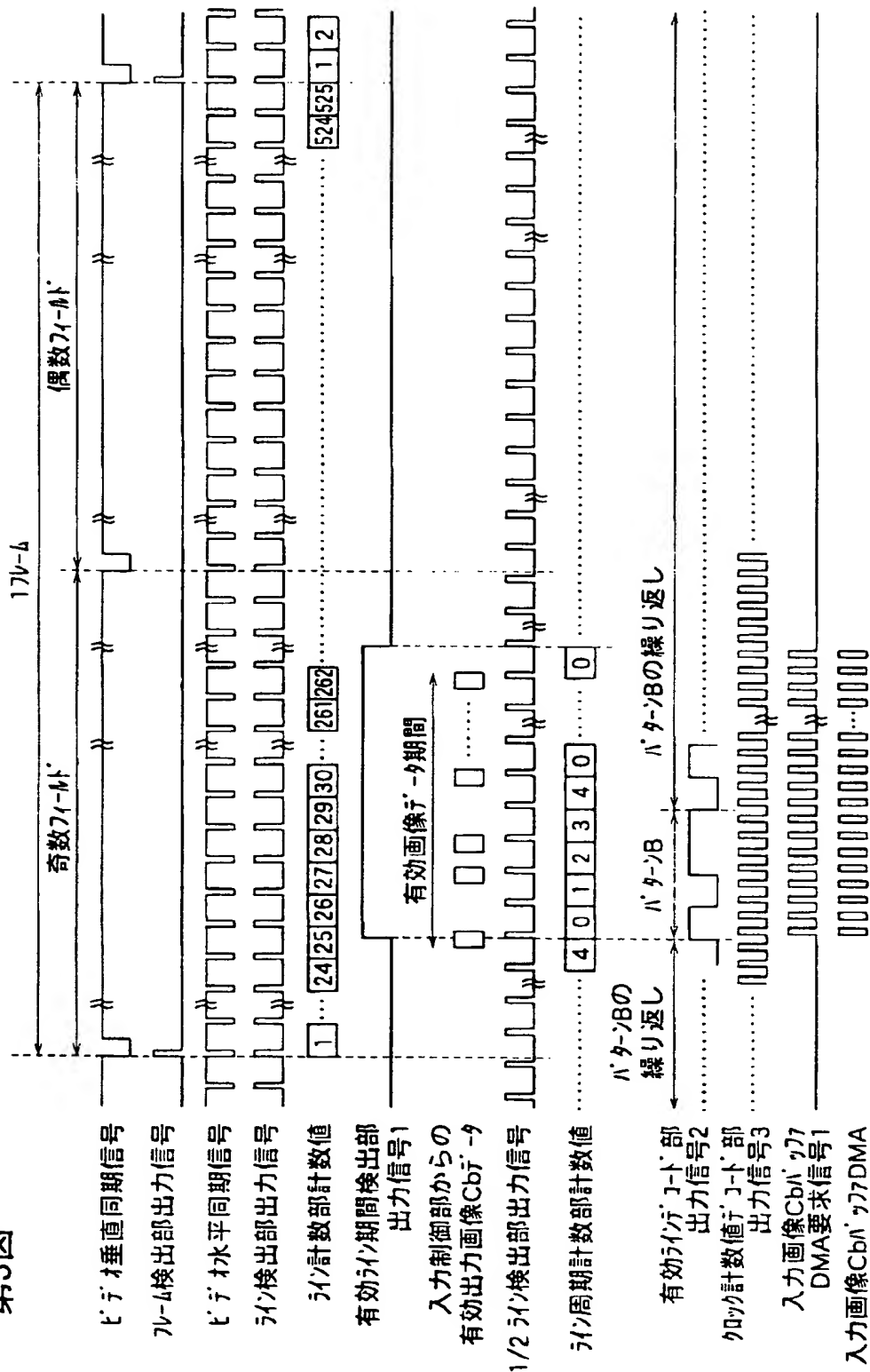
第1図



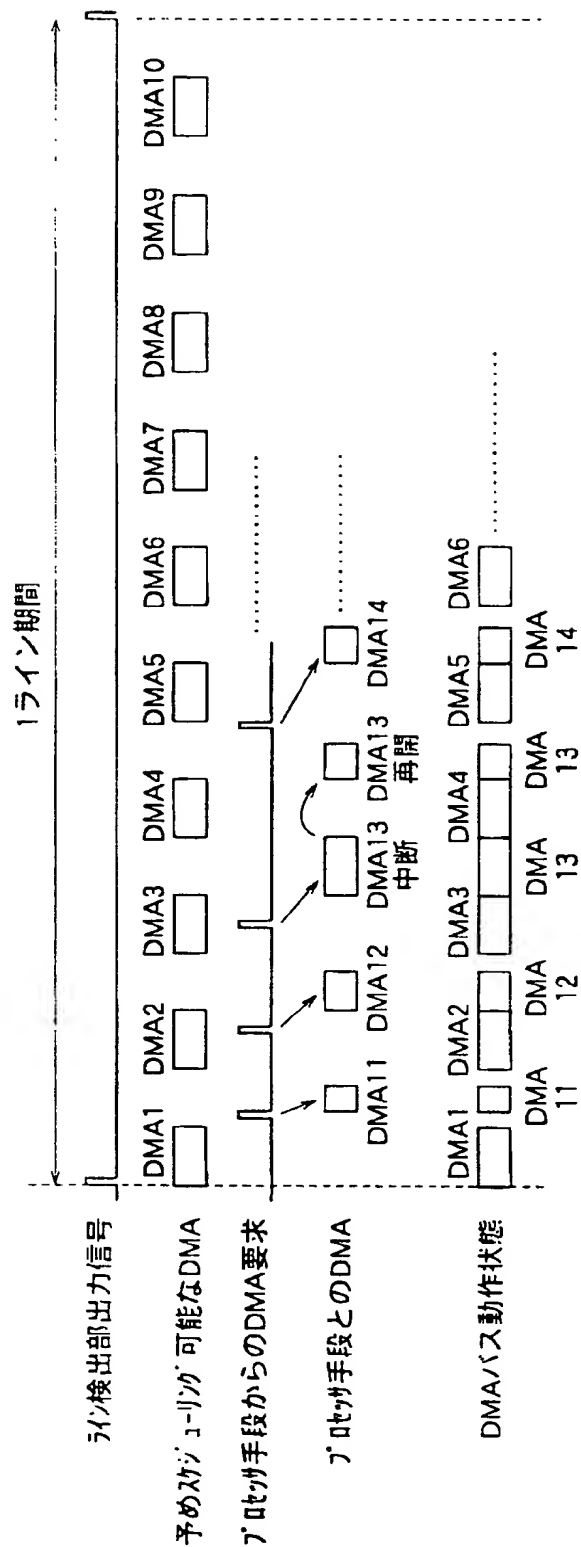
第2図



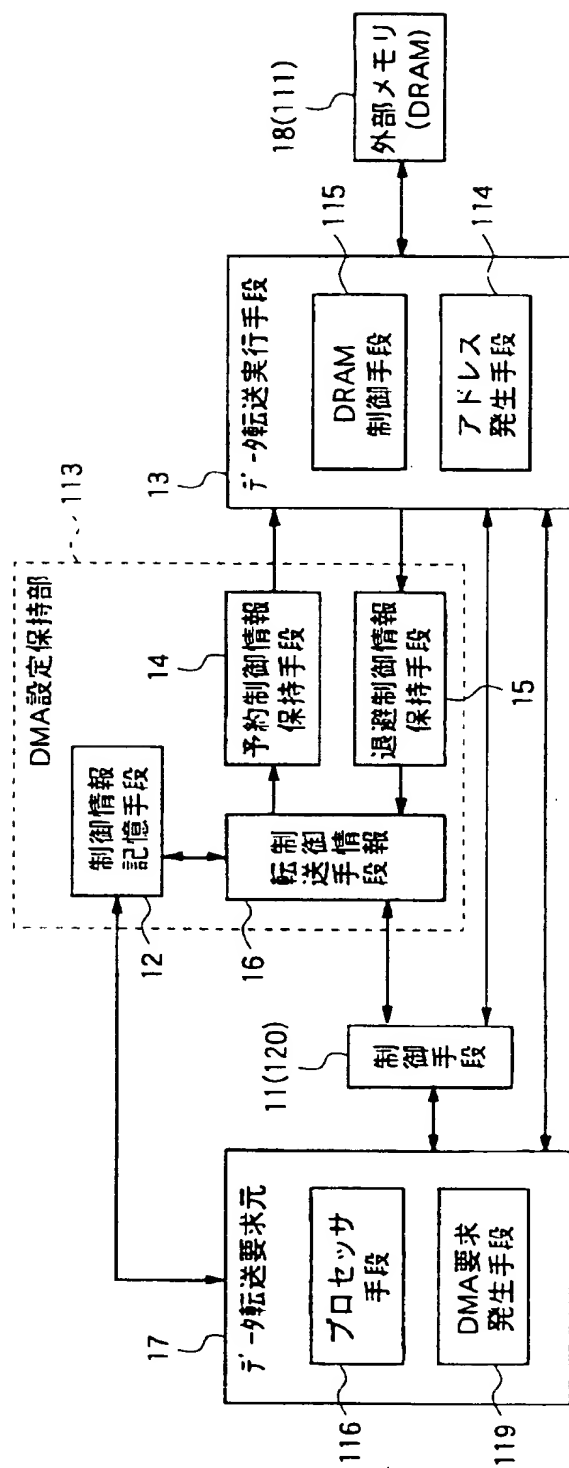
第3図



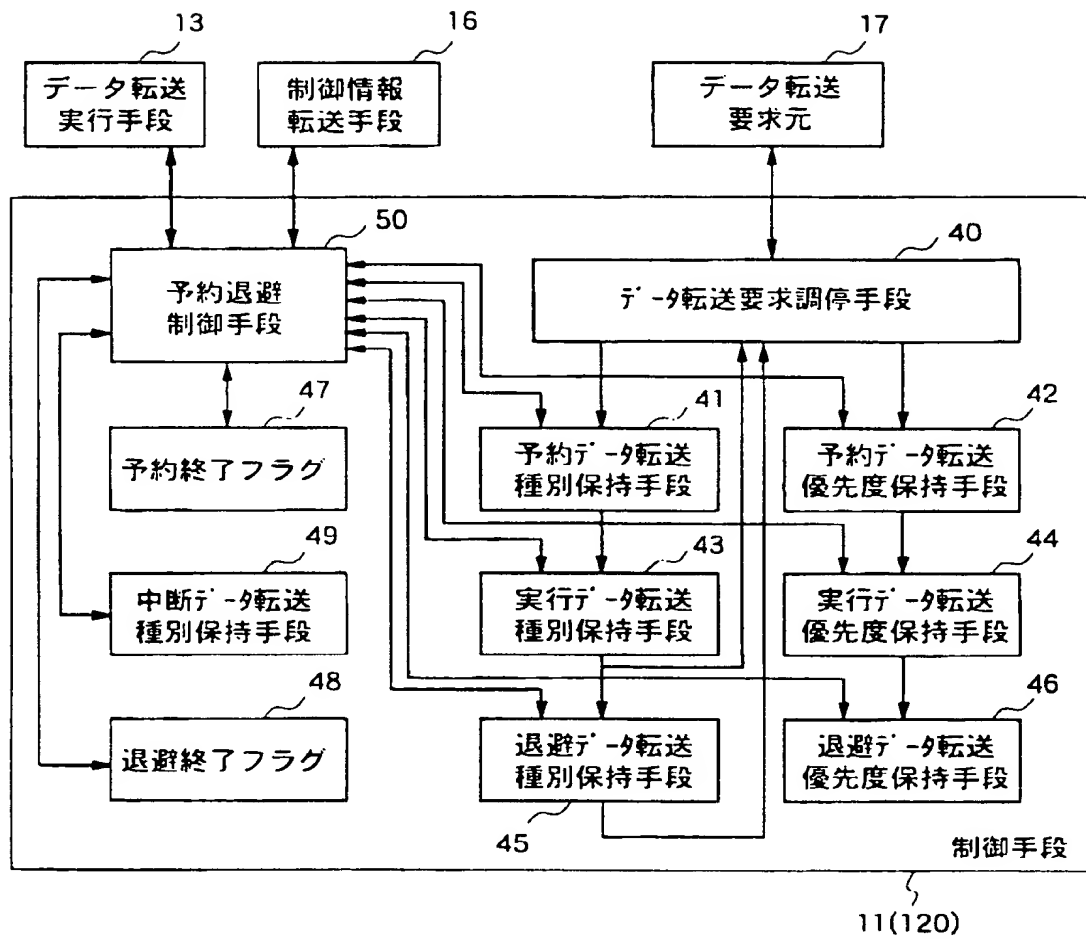
第4図



第5図



第6図



第7図

